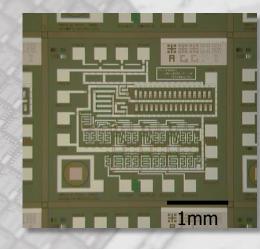
# 集積回路技術講習会

nMOS集積回路の製作と集積回路設計の基礎

日程

2021年7月12日(月)~16日(金)

- ✓ **1人1枚のSiウェハを持って**リングオシレータ、4bit カウンタなどを含むIC製作と評価を行う
- √ 待ち時間の長いプロセス(酸化やCVD工程)を利用して、基礎から最先端にわたる半導体・集積回路の講義を実施
- ★ 単に製作するだけでなく基礎的な理解に始まって LSIの全体像をより広く理解できるようなカリキュ ラム構成









技術

集積回路

Siデバイス技術

センサ・MEMS

理論
設計技術

計測技術

基盤:LSI工場







#### 「第40回集積回路技術講習会」のご案内

本学では、夏休みを利用して、社会人の方々を対象とした集積回路技術講習会を毎年開催しております。

本講習会は、本学がかかげる建学の精神『産学共同』の一環として、大学では類を見ない充実した半導体教育研究設備と長年にわたって蓄積して来た数々の優れた教育研究成果を学外の方に活用していただくためのものであります。

今年度は下記の概要で開催を予定しております。多くの方々にご参加いただきたくご案内申し上げます。

記

- 1. 日 時: 2021年7月12日(月)~7月16日(金)の5日間,午前9時~午後7時
- 2. **会 場**:国立大学法人 豊橋技術科学大学 ベンチャー・ビジネス・ラボラトリー (VBL) 〒441-8580 愛知県豊橋市天伯町雲雀ヶ丘 1-1
- 3. 内 容:テーマ「n-MOS 集積回路の製作と集積回路設計の基礎 |

-各自の Si ウエハで IC の作製と計測・評価を行う-

(1) nMOS デバイスと IC の作製

リングオシレータ, 4 ビットカウンター, インバータ, D-TYPE MOSFET, E-TYPE MOSFET, C-V 特性用 MOS ダイオード

(2) 講義【集積回路製造・設計技術の基礎】

集積回路製造技術の基礎、MOS デバイスの基礎と応用、最新の集積回路技術

4. 詳細日程:「第 39 回(2019 年度)集積回路技術講習会プログラム」を参照ください。 今年度も同様の内容にて開催予定です

http://www.int.ee.tut.ac.jp/ic/index.html

- 5. 定 員:5名 (感染症対策のため例年から定員削減を行っています)
- 6. 参加費:25万円(税込み)/名
- 7. 申し込み: 2021年6月25日(金)締め切り

別紙「参加申込書」に内容を明記の上, E-mail (jinzai@office.tut.ac.jp: 社会連携支援室 上田・宇井), または FAX (0532-44-6568) でお申込み下さい。

※新型コロナウィルス感染症等を理由に講習会が主催者都合で中止となった際は、参加費は全額返金いたします。

なお、大学の感染症対策基準に従いやむを得ず開催中止あるいは受け入れ不可となる場合がございます。 【新型コロナウィルス感染症対応について】豊橋技術科学大学の新型コロナウィルス感染症への対応等については https://www.tut.ac.jp/info/corona/

をご確認ください

主 催:豊橋技術科学大学 電気・電子情報工学系

共 催:豊橋技術科学大学 社会連携推進センター





## 社会人向け「第 40 回集積回路技術講習会」

(2021年7月12日~7月16日)

## 参加申込書(〆切:2021年6月25日)

下記のとおり参加を申込みます。

1. 申込日	2021年 月 日
2. 参加者氏名	
2. フリガナ	
3. 所属・団体名	
4. 部署名	
5. 勤務先住所	〒
6. 電話番号	
7. FAX 番号	
8. 電子メール	(半角英数字)
9. 参加に関する 注意事項	※大学の感染症対策基準に従いやむを得ず開催中止あるいは受け入れ不可となる場合がございます。 ※新型コロナウィルス感染症等を理由に講習会が主催者都合で中止となった際は、参加費は全額返金いたします。 □上記に同意いたします

【ご意見・ご要望】(あればご自由に記載ください)

ご記入漏れがないか再度ご確認ください。E-mail または Fax にて以下まで送信ください。

・E-mail: jinzai@office.tut.ac.jp: 社会連携支援室 上田・宇井

または

• Fax: 0532-44-6568