

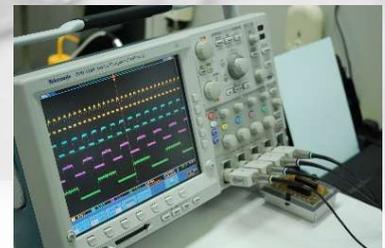
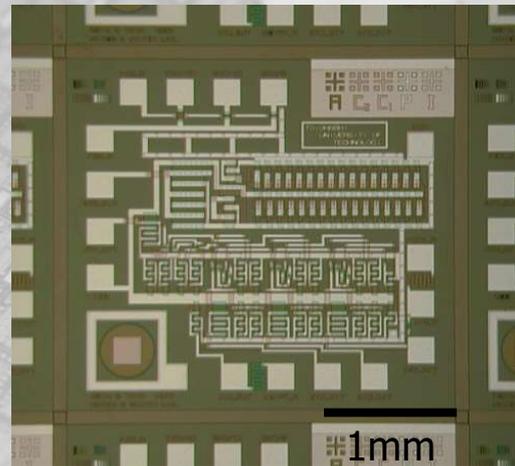
# 集積回路技術講習会

nMOS集積回路の製作と集積回路設計の基礎

日程

2023年7月24日(月)～28日(金)

- ✓ 1人1枚のSiウェハを持ってリングオシレータ、4bitカウンタなどを含むIC製作と評価を行う
- ✓ 待ち時間の長いプロセス(酸化やCVD工程)を利用して、基礎から最先端にわたる半導体・集積回路の講義を実施
- ★ 単に製作するだけでなく基礎的な理解に始まってLSIの全体像をより広く理解できるようなカリキュラム構成



プロセス  
技術

集積回路  
Siデバイス技術  
センサ・MEMS

理論  
設計技術

計測技術

基盤：LSI工場



申し込み  
お問い合わせ

社会連携推進センター  
jinzai@office.tut.ac.jp

詳細

<http://www.int.ee.tut.ac.jp/ic/>



## 「第41回集積回路技術講習会」のご案内

本学では、夏休みを利用して、社会人の方々を対象とした集積回路技術講習会を毎年開催しております。

本講習会は、本学がかかげる建学の精神『産学共同』の一環として、大学では類を見ない充実した半導体教育研究設備と長年にわたって蓄積して来た数々の優れた教育研究成果を学外の方に活用していただくためのものであります。

今年度は下記の概要で開催を予定しております。多くの方々にご参加いただきたくご案内申し上げます。

### 記

1. 日 時： 2023年7月24日(月)～7月28日(金)の5日間、午前9時～午後7時
2. 会 場：国立大学法人 豊橋技術科学大学 ベンチャー・ビジネス・ラボラトリー (VBL)  
〒441-8580 愛知県豊橋市天伯町雲雀ヶ丘1-1
3. 内 容：テーマ「**n-MOS 集積回路の製作と集積回路設計の基礎**」  
－各自の Si ウエハで IC の作製と計測・評価を行う－
  - (1) nMOS デバイスと IC の作製  
リングオシレータ, 4ビットカウンタ, インバータ, D-TYPE MOSFET, E-TYPE MOSFET, C-V 特性用 MOS ダイオード
  - (2) 講義【**集積回路製造・設計技術の基礎**】  
集積回路製造技術の基礎, MOS デバイスの基礎と応用, 最新の集積回路技術
4. 詳細日程：「**第41回集積回路技術講習会プログラム**」を参照ください。  
<http://www.int.ee.tut.ac.jp/ic/>
5. 定 員：10名
6. 参加費：35万円(税込み)／名  
※新型コロナウイルス感染症等を理由に講習会が主催者都合で中止となった際は、参加費は全額返金いたします。
7. 申し込み：**2023年6月30日(金)まで(定員に達ししだい締め切り)**  
別紙「参加申込書」にて、E-mail (jinzai@office.tut.ac.jp：社会連携推進センター／社会連携課 社会連携係 人材育成担当)でお申込み下さい。  
なお、大学の感染症対策基準に従いやむを得ず開催中止あるいは受け入れ不可となる場合がございます。  
【新型コロナウイルス感染症対応について】豊橋技術科学大学の新型コロナウイルス感染症への対応等については  
<https://www.tut.ac.jp/info/corona/>  
をご確認ください

主 催：豊橋技術科学大学 電気・電子情報工学系

共 催：豊橋技術科学大学 次世代半導体・センサ科学研究所、社会連携推進センター

